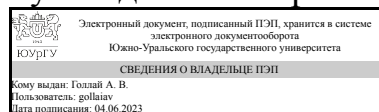


# ЮЖНО-УРАЛЬСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ

УТВЕРЖДАЮ:  
Руководитель направления



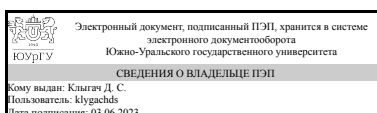
А. В. Голлай

## РАБОЧАЯ ПРОГРАММА

**дисциплины 1.Ф.06.М8.03 Цифровые электронные устройства  
для направления 09.03.01 Информатика и вычислительная техника  
уровень Бакалавриат  
форма обучения очная  
кафедра-разработчик Радиоэлектроника и системы связи**

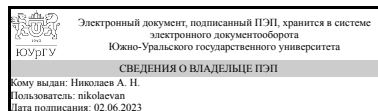
Рабочая программа составлена в соответствии с ФГОС ВО по направлению подготовки 09.03.01 Информатика и вычислительная техника, утверждённым приказом Минобрнауки от 19.09.2017 № 929

Зав.кафедрой разработчика,  
к.техн.н., доц.



Д. С. Клыгач

Разработчик программы,  
доцент



А. Н. Николаев

## 1. Цели и задачи дисциплины

Целью изучения дисциплины «Цифровые электронные устройства» является приобретение теоретических знаний и практических навыков в разработке программного и аппаратного обеспечения радиоэлектронных систем различного назначения с применением современной цифровой элементной базы.

## Краткое содержание дисциплины

Современные методы разработки цифровых устройств. Программируемые логические интегральные схемы. Языки описания аппаратуры. Архитектура микропроцессоров и микропроцессорных систем. Микроконтроллеры. Программирование микроконтроллеров на языке ассемблера. Современные САПР для разработки программного обеспечения микроконтроллеров и ПЛИС.

## 2. Компетенции обучающегося, формируемые в результате освоения дисциплины

Планируемые результаты освоения ОП ВО (компетенции)	Планируемые результаты обучения по дисциплине
УК-2 Способен определять круг задач в рамках поставленной цели и выбирать оптимальные способы их решения, исходя из действующих правовых норм, имеющихся ресурсов и ограничений	Знает: языки описания аппаратуры, архитектуру современных микропроцессоров и программируемых логических интегральных схем Умеет: разрабатывать программное обеспечение микроконтроллеров и ПЛИС, проводить расчеты основных узлов цифровых устройств Имеет практический опыт: отладки и тестирования программного обеспечения микроконтроллеров и ПЛИС, применения специализированных САПР для разработки и верификации ПО
УК-6 Способен управлять своим временем, выстраивать и реализовывать траекторию саморазвития на основе принципов образования в течение всей жизни	Знает: содержание процессов самоорганизации и самообразования при планировании занятий по самоподготовке при изучении теоретической части дисциплины и выполнения практических работ Умеет: выстраивать траекторию саморазвития на основе принципов самообразования и использования современных информационных технологий Имеет практический опыт: использования индивидуальных программ общей и профессионально-прикладной подготовки в данной области направленности

## 3. Место дисциплины в структуре ОП ВО

Перечень предшествующих дисциплин, видов работ учебного плана	Перечень последующих дисциплин, видов работ
1.Ф.06.М8.02 Основы цифровой обработки сигналов, 1.Ф.06.М8.01 Основы теории сигналов	Не предусмотрены

Требования к «входным» знаниям, умениям, навыкам студента, необходимым при освоении данной дисциплины и приобретенным в результате освоения предшествующих дисциплин:

Дисциплина	Требования
1.Ф.06.М8.02 Основы цифровой обработки сигналов	<p>Знает: содержание процессов самоорганизации и самообразования при планировании занятий по самоподготовке при изучении теоретической части дисциплины и выполнения практических работ, математический аппарат описания сигналов и линейных систем</p> <p>Умеет: выстраивать траекторию саморазвития на основе принципов самообразования и использования современных информационных технологий, выполнять расчеты цифровых фильтров, синтезировать алгоритмы цифровой обработки сигналов</p> <p>Имеет практический опыт: использования индивидуальных программ общей и профессионально-прикладной подготовки в данной области направленности, применения современных САПР для расчетов и моделирования устройств обработки сигналов</p>
1.Ф.06.М8.01 Основы теории сигналов	<p>Знает: основы математического представления простых и сложных сигналов, формируемых и обрабатываемых в современных радиоэлектронных устройствах; числовые характеристики и параметры сигналов и спектров, основные виды информационных сигналов, способы их описания, содержание процессов самоорганизации и самообразования при планировании занятий по самоподготовке при изучении теоретической части дисциплины и выполнения практических работ</p> <p>Умеет: выполнять моделирование процессов формирования и обработки информационных сигналов, оформлять полученные результаты, выстраивать траекторию саморазвития на основе принципов самообразования и использования современных информационных технологий</p> <p>Имеет практический опыт: применения методов программирования (моделирования) для формирования, преобразования и анализа сигналов, использования индивидуальных программ общей и профессионально-прикладной подготовки в данной области направленности</p>

#### 4. Объём и виды учебной работы

Общая трудоемкость дисциплины составляет 4 з.е., 144 ч., 72,5 ч. контактной работы

Вид учебной работы	Всего	Распределение по семестрам
--------------------	-------	----------------------------

	часов	в часах	
		Номер семестра	
		5	
Общая трудоёмкость дисциплины	144	144	
<i>Аудиторные занятия:</i>	64	64	
Лекции (Л)	32	32	
Практические занятия, семинары и (или) другие виды аудиторных занятий (ПЗ)	32	32	
Лабораторные работы (ЛР)	0	0	
<i>Самостоятельная работа (СРС)</i>	71,5	71,5	
Освоение САПР KeilVision	34	34	
Подготовка к практическим занятиям	3,5	3.5	
Освоение симулятора ModelSim	34	34	
Консультации и промежуточная аттестация	8,5	8,5	
Вид контроля (зачет, диф.зачет, экзамен)	-	диф.зачет	

## 5. Содержание дисциплины

№ раздела	Наименование разделов дисциплины	Объем аудиторных занятий по видам в часах			
		Всего	Л	ПЗ	ЛР
1	Современные методы разработки цифровых устройств. Элементная база. Программируемые логические интегральные схемы. Языки описания аппаратуры.	32	16	16	0
2	Архитектура микропроцессоров и микропроцессорных систем. Микроконтроллеры. Программирование на языке ассемблера.	32	16	16	0

### 5.1. Лекции

№ лекции	№ раздела	Наименование или краткое содержание лекционного занятия	Кол-во часов
1	1	Введение. Теоретические основы построения цифровых устройств. Алгебра логики.	4
2	1	Языки описания аппаратуры. Язык VHDL. Структура программы. Типы и константы. Функции и процедуры. Библиотеки и пакеты.	4
3	1	Реализация схем комбинационной логики. Логические функции. Мультиплексоры и дешифраторы.	2
4	1	Реализация схем последовательностной логики. Описание триггеров и регистров. Описание счетчиков.	2
5	1	Реализация конечных автоматов на VHDL	2
6	1	Классификация ПЛИС. CPLD и FPGA. Архитектура ПЛИС.	2
7	2	Архитектура микропроцессоров и микропроцессорных систем.	4
8	2	Функциональная схема микроконтроллера i8051. Выполнение команд микроконтроллером. Программный автомат.	2
9	2	Система команд. Машинный код. Способы адресации	2
10	2	Система прерываний.	2
11	2	Структура программы на языке ассемблера. Подпрограммы. Таблица векторов прерываний.	2
12	2	Периферийные устройства микроконтроллеров. Порты ввода/вывода.	4

		Таймеры.	
--	--	----------	--

## 5.2. Практические занятия, семинары

№ занятия	№ раздела	Наименование или краткое содержание практического занятия, семинара	Кол-во часов
1	1	Основы работы с САПР. Реализация схем комбинационной и последовательностной логики.	4
2	1	Реализация арифметических устройств на VHDL.	4
3	1	Иерархическая структура проекта. Параметризуемые модули.	4
4	1	Реализация цифрового фильтра на ПЛИС.	4
5	2	Основы работы с САПР разработки и отладки программного обеспечения микроконтроллеров.	4
6	2	Структура программы. Подпрограммы. Обработка прерываний.	6
7	2	Работа со средствами отладки. Программа динамической индикации.	6

## 5.3. Лабораторные работы

Не предусмотрены

## 5.4. Самостоятельная работа студента

Выполнение СРС			
Подвид СРС	Список литературы (с указанием разделов, глав, страниц) / ссылка на ресурс	Семестр	Кол-во часов
Освоение САПР KeilVision	Методические материалы	5	34
Подготовка к практическим занятиям	Дунаев, С.Д. Цифровая схемотехника. [Электронный ресурс] : учеб. пособие / С.Д. Дунаев, С.Н. Золотарев. — Электрон. дан. — М. : УМЦ ЖДТ, 2007. — 238 с. — Режим доступа: <a href="http://e.lanbook.com/book/59012">http://e.lanbook.com/book/59012</a>	5	3,5
Освоение симулятора ModelSim	методические материалы	5	34

## 6. Фонд оценочных средств для проведения текущего контроля успеваемости, промежуточной аттестации

Контроль качества освоения образовательной программы осуществляется в соответствии с Положением о балльно-рейтинговой системе оценивания результатов учебной деятельности обучающихся.

### 6.1. Контрольные мероприятия (КМ)

№ КМ	Се-местр	Вид контроля	Название контрольного мероприятия	Вес	Макс. балл	Порядок начисления баллов	Учитывается в ПА
1	5	Текущий контроль	ПЛИС задание 1	1	15	Разработка функциональной схемы - 5 баллов Разработка vhdl	дифференцированный зачет

						описания - 5 баллов Тестирование и отладка - 5 баллов	
2	5	Текущий контроль	ПЛИС задание 2	1	15	Разработка функциональной схемы - 5 баллов Разработка vhdl описания - 5 баллов Тестирование и отладка - 5 баллов	дифференцированный зачет
3	5	Текущий контроль	ПЛИС задание 3	1	15	Разработка функциональной схемы - 5 баллов Разработка vhdl описания - 5 баллов Тестирование и отладка - 5 баллов	дифференцированный зачет
4	5	Текущий контроль	ПЛИС задание 4	1	15	Разработка функциональной схемы - 5 баллов Разработка vhdl описания - 5 баллов Тестирование и отладка - 5 баллов	дифференцированный зачет
5	5	Текущий контроль	Микроконтроллеры задание 1	1	10	разработка алгоритма - 5 баллов написание программы - 2 балла тестирование и отладка - 3 балла	дифференцированный зачет
6	5	Текущий контроль	Микроконтроллеры задание 2	1	10	разработка алгоритма - 5 баллов написание программы - 2 балла тестирование и отладка - 3 балла	дифференцированный зачет
7	5	Текущий контроль	Микроконтроллеры задание 3	1	20	разработка алгоритма - 10 баллов написание программы - 5 баллов тестирование и отладка - 5 баллов	дифференцированный зачет
8	5	Промежуточная аттестация	зачет	-	100	Зачет ставится по результатам выполнения заданий 1 - 7 текущего контроля. Студент может повысить баллы на зачете путем ответа на теоретический вопрос. Правильный ответ на один вопрос - 10 баллов. Максимальное количество вопросов - 2.	дифференцированный зачет

## 6.2. Процедура проведения, критерии оценивания

Вид промежуточной аттестации	Процедура проведения	Критерии оценивания
дифференцированный зачет	Прохождение мероприятий промежуточной аттестации не является обязательным. Зачет выставляется только по итогам текущего контроля в соответствии с Положением о балльно-рейтинговой системе оценивания. Студент вправе пройти контрольное мероприятие в рамках промежуточной аттестации (дифференцированный зачет) для улучшения своего рейтинга. Студенту задается 2 теоретических вопроса. Студент дает письменные ответы на вопросы, с последующим собеседованием по вопросам. Время на подготовку - 30 минут.	В соответствии с пп. 2.5, 2.6 Положения

## 6.3. Паспорт фонда оценочных средств

Компетенции	Результаты обучения	№ КМ							
		1	2	3	4	5	6	7	8
УК-2	Знает: языки описания аппаратуры, архитектуру современных микропроцессоров и программируемых логических интегральных схем		+	+	+	+	+	+	+
УК-2	Умеет: разрабатывать программное обеспечение микроконтроллеров и ПЛИС, проводить расчеты основных узлов цифровых устройств	+	+	+	+	+	+	+	+
УК-2	Имеет практический опыт: отладки и тестирования программного обеспечения микроконтроллеров и ПЛИС, применения специализированных САПР для разработки и верификации ПО	+	+	+	+	+	+	+	+
УК-6	Знает: содержание процессов самоорганизации и самообразования при планировании занятий по самоподготовке при изучении теоретической части дисциплины и выполнения практических работ				+				+
УК-6	Умеет: выстраивать траекторию саморазвития на основе принципов самообразования и использования современных информационных технологий				+				+
УК-6	Имеет практический опыт: использования индивидуальных программ общей и профессионально-прикладной подготовки в данной области направленности				+				+

Типовые контрольные задания по каждому мероприятию находятся в приложениях.

## 7. Учебно-методическое и информационное обеспечение дисциплины

### Печатная учебно-методическая документация

а) основная литература:

Не предусмотрена

б) дополнительная литература:

1. Опадчий, Ю. Ф. Аналоговая и цифровая электроника Полн. курс: Учеб. для вузов по специальности "Проектирование и технология радиоэлектрон. средств" Ю. Ф. Опадчий, О. П. Глудкин, А. И. Гуров; Под ред. О. П. Глудкина. - М.: Горячая линия-Телеком, 2000

2. Опадчий, Ю. Ф. Аналоговая и цифровая электроника: Полный курс Учеб. для вузов по специальности "Проектирование и технология

радиоэлектронных средств" Ю. Ф. Опадчий, О. П. Глудкин, А. И. Гуров; Под ред. О. П. Глудкина. - М.: Горячая линия -Телеком, 2005

в) отечественные и зарубежные журналы по дисциплине, имеющиеся в библиотеке:

1. Цифровая обработка сигналов

г) методические указания для студентов по освоению дисциплины:

1. Работа с интегрированной системой разработки ПО микроконтроллеров KeilVision
2. Работа с симулятором ModelSim

из них: учебно-методическое обеспечение самостоятельной работы студента:

1. Работа с интегрированной системой разработки ПО микроконтроллеров KeilVision
2. Работа с симулятором ModelSim

### Электронная учебно-методическая документация

№	Вид литературы	Наименование ресурса в электронной форме	Библиографическое описание
1	Основная литература	Электронно-библиотечная система издательства Лань	Дунаев, С.Д. Цифровая схемотехника. [Электронный ресурс] : учеб. пособие / С.Д. Дунаев, С.Н. Золотарев. — Электрон. дан. — М. : УМЦ ЖДТ, 2007. — 238 с. — Режим доступа: <a href="http://e.lanbook.com/book/59012">http://e.lanbook.com/book/59012</a>
2	Дополнительная литература	Электронно-библиотечная система издательства Лань	Бабак В.П., Корченко А.Г., Тимошенко Н.П., Филоненко С.Ф. VHDL: Справочное пособие по основам языка. Издательство "Додэка-XXI", 2010, - 217 с. <a href="https://e.lanbook.com/book/40975">https://e.lanbook.com/book/40975</a>

Перечень используемого программного обеспечения:

1. Microsoft-Windows(бессрочно)
2. Math Works-MATLAB, Simulink 2013b(бессрочно)
3. Microsoft-Office(бессрочно)

Перечень используемых профессиональных баз данных и информационных справочных систем:

1. -База данных ВИНТИ РАН(бессрочно)
2. -Информационные ресурсы ФГУ ФИПС(бессрочно)

### 8. Материально-техническое обеспечение дисциплины

Вид занятий	№ ауд.	Основное оборудование, стенды, макеты, компьютерная техника, предустановленное программное обеспечение, используемое для различных видов занятий
Контроль самостоятельной работы	409 (ПЛК)	- лекционная аудитория, оборудованная экраном, видеопроектором и ноутбуком
Самостоятельная работа студента	409 (ПЛК)	- лекционная аудитория, оборудованная экраном, видеопроектором и ноутбуком;



Пересдача	405 (ПЛК)	аудитория, оборудованная экраном, видеопроектором и персональным компьютером;
Зачет, диф.зачет	405 (ПЛК)	аудитория, оборудованная экраном, видеопроектором и персональным компьютером;
Практические занятия и семинары	407 (ПЛК)	аудитория, оборудованная экраном, персональными компьютерами, средствами отладки программного обеспечения микроконтроллеров и ПЛИС